

КОНТРОЛЬНІ ПИТАННЯ

1. Які операції визначає поняття «Звернення до ЗП»?
2. Чим викликана необхідність побудови системи пам'яті за ієрархічним принципом?
3. Поясніть принцип побудови адресного ЗП.
4. Як здійснюється пошук інформації в асоціативному ЗП?
5. Поясніть призначення маски в асоціативному ЗП.
6. Як здійснюється запис і зчитування інформації в стековому ЗП?
7. Охарактеризуйте можливі варіанти побудови блочної пам'яті.
8. Які можливості щодо скорочення часу доступу до інформації надає блочна організація пам'яті?
9. Чим обумовлена ефективність розшарування пам'яті?
10. Чим відрізняються сторінковий, швидкий сторінковий і пакетний режими доступу до пам'яті?
11. Яку функцію виконує ЗЕ динамічної пам'яті і як він функціонує?
12. Яку мінімальну кількість ліній повинен містити стовпець ІМС пам'яті?
13. Поясніть призначення управляючих сигналів у мікросхемі пам'яті.
14. Як функціонує динамічний ОЗП?
15. Чим обумовлена необхідність регенерації вмісту динамічних ОЗП?
16. Охарактеризуйте основні сфери застосування статичних і динамічних ОЗП.
17. Дайте порівняльну характеристику різних типів асинхронних ОЗП.
18. Який вплив на асинхронний режим роботи пам'яті надає синхронний характер роботи контролера пам'яті?
19. У чому основні відмінні риси SDRAM архітектури SDR і DDR?
20. У чому полягає основа архітектури Rambus-пам'яті (RDRAM)?
21. Поясніть призначення і логіку роботи кеш-пам'яті.
22. Якими засобами забезпечується віртуалізація пам'яті?
23. Яка частина віртуальної адреси залишається незмінною у разі його перетворення у фізичну адресу?
24. Чим обумовлена необхідність захисту пам'яті?
25. Назвіть основні елементи блок-схеми НЖМД.
26. Як функціонує «вінчестер»?
27. Як виконується керування даними у «вінчестері»?
28. Опишіть технологію запису і читання інформації у «вінчестері».
29. Дайте характеристику основних засобів захисту «вінчестера».
30. Охарактеризуйте основні тенденції розвитку запам'ятовуючих пристроїв комп'ютерів.