

6.3. Принципи побудови підсилювачів

Як правило, підсилювачі складаються із декількох каскадів, що виконують послідовне підсилення сигналу. При цьому загальний коефіцієнт підсилення становить:

$$K = K_1 \cdot K_2 \dots K_n. \quad (6.3)$$

Вхідні каскади та каскади попереднього підсилення виконуються, як правило, у вигляді підсилювачів напруги.

Вихідні каскади – кінцеві – зазвичай є підсилювачами потужності або струму.

Підсилювачі відрізняються один від одного кількістю каскадів, режимом роботи. Але усім їм притаманні загальні принципи побудови. Розглянемо їх на прикладі підсилювача сигналів напруги змінного струму, який показано на рис. 6.4.

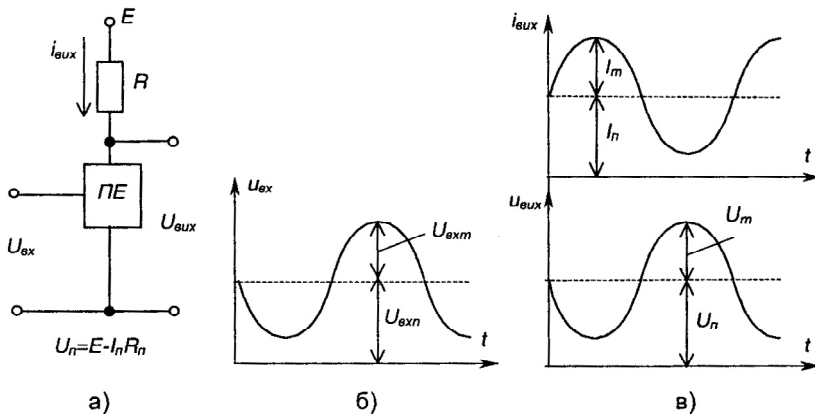


Рис. 6.4 – Структурна схема підсилювача напруги змінного струму (а) та часові діаграми його вхідного (б) і вихідного (в) сигналів

Основним елементом підсилювача є ПЕ (біполярний або польовий транзистор), що разом із резистором R та джерелом живлення постійного струму E утворюють головне вихідне коло підсилювача.

Принцип підсилення полягає у перетворенні енергії джерела постійної напруги E в енергію змінного вихідного сигналу шляхом зміни провідності ПЕ за законом, зумовленим формою вхідного сигналу.

Оскільки вихідне коло підсилювача живиться постійною напругою, у ньому може протікати струм лише однієї полярності. Для забезпечення отримання підсиленого сигналу змінного струму необхідно задати його на фоні постійного сигналу зміщення U_n , як це показано на рис. 6.4, в. При цьому для нормальної роботи підсилювача амплітудні значення вихідних напруги та струму повинні бути меншими за постійні рівні напруги та струму: $U_m \leq U_n$; $I_{ex\ n} \leq I_{ex\ m}$ (постійного струму зміщення).

Постійні рівні струму та напруги у вихідному колі задаються подачею постійного рівня вхідної напруги: $U_{ex\ n} \leq U_{ex\ m}$; $(I_{ex\ n} \leq I_{ex\ m})$.

Режим роботи підсилювача за постійним струмом називається режимом спокою. Він характеризується струмом спокою та напругою спокою вихідного кола. Щоб задати режим спокою, використовують спеціальні схеми зміщення напруги.

Вихідна напруга $U_{вих}$ подається на навантаження, яким зазвичай є наступний каскад підсилення. Зверніть увагу: за такої побудови підсилювача його навантаженням (корисним) є не резистор R , а вхідний опір наступного (наприклад, такого ж) каскаду підсилення, на який подається напруга $U_{вих}$.