

Тематика курсових робіт з дисципліни «Архітектура комп'ютера» 2020-2021 н.р.

31-КІ

№	Прізвище та ім'я студента	Теоретична частина Тема	Практична частина:
1.	Антонюк Андрій	Система переривань IRQ.	<p><b>Фотореле (сутінковий вимикач) на мікроконтролері</b> призначене для автоматичного включення і відключення освітлення вулиць, вітрин магазинів, торгових залів, реклам, автостоянок, світлодіодних екранів і т.п. в залежності від встановленого порога рівня освітленості.</p> <p><a href="https://radioparty.ru/device/avr/480-photo-rele-atmega8">https://radioparty.ru/device/avr/480-photo-rele-atmega8</a></p>
2.	Білоус Ілля	Технологія і режими DMA.	
3.	Борисюк-Шосталь Володимир	Шина Front Side Bus (FSB)	
4.	Війтик Святослав	Технологія BIOS.	
5.	Ворон Назар	Шина PCI Express. Роз'єм M.2	
6.	Гнатюк Владислав	Технологія RAID.	
7.	Гопанюк Микола	Мікропроцесори AMD серії Phenom.	
8.	Іваницький Володимир	Порт USB 2.0.	
9.	Киричук Олександр	Порт USB 3.0.	
10.	Когуц Станіслав	Процесори мікроархітектури ZEN, ZEN+ (AMD)	
11.	Крив'яччук Назар	Особливості процесорів Intel I3, I5, I7.	
12.	Лісовой Максим	Особливості модулів пам'яті DDR, DDR2, DDR3, DDR4.	
13.	Маїло Мар'яна	Процесор Intel Core i9 та його особливості	
14.	Настенко Віталій	Мікропроцесори AMD ZEN II	
15.	Німчук Владислав	Графічні процесори AMD.	
16.	Носаль Віктор	Графічні процесори NVidia	
17.	Олійник Андрій	Особливості архітектури мікропроцесорів RISC.	
18.	Петрущенко Антон	Технологія S.M.A.R.T.	
19.	Салуха Владислав	Процесори Intel Xeon.	
20.	Сиротюк Анатолій	Графічне ядро Intel.	
21.	Чекан Максим	Особливості сучасних матриць графічних дисплеїв.	
22.	Шарун Іван-Павло	Мікроархітектура Coffee Lake	
23.	Шаула Богдан	Порівняльна характеристика процесорів для мобільних пристроїв.	
24.	Шевчук Владислав	Технології зберігання даних SSD	
25.	Ющаку Іван	Мікроархітектура процесорів ARM	

## 32-КІ

№	Прізвище та ім'я студента	Теоретична частина Тема	Практична частина:
1.	Бистранський Руслан	Технологія початкового завантаження комп'ютера EFI, UEFI.	<p><b>Автомата освітлення .</b></p> <p>Розробити пристрій автоматики, який би включав освітлення при вході в під'їзд автоматично або при ініціації цього пристрою людиною. Наприклад, за допомогою кнопки або розмикання контактів геркона, встановленого на вхідних дверях. А по закінченні певного часу, коли людина вже увійшла в під'їзд (квартиру), сам би вимикав його.</p> <p><a href="https://chipenable.ru/index.php/projects-avr/87-avtomat-osvescheniya-na-avr.html">https://chipenable.ru/index.php/projects-avr/87-avtomat-osvescheniya-na-avr.html</a></p>
2.	Боба Владислав	Мікроархітектура Nehalem.	
3.	Боярчук Дмитро	Розширення інструкцій процесорів (MMX, SSE, 3DNow!)	
4.	Вербицький Олександр	Мікроархітектура Intel Core	
5.	Возняк Вадим	Процесори Phenom II X6	
6.	Гаврилюк Дмитро	Мікроархітектура Intel Hasswell.	
7.	Гасан Олег	Процесор Intel Core i5 та його особливості	
8.	Гонта Назарій	Процесор Intel Core i7 та його особливості	
9.	Громик Марина	Професійні графічні планшети.	
10.	Гурич Вадим	Мікроархітектура ARM для мобільних пристроїв.	
11.	Данилік В'ячеслав	Системна шина QPI (QuickPath Interconnect)	
12.	Дахнюк Станіслав	Мікроархітектура Bouldoser (AMD FX4100, FX-6300)	
13.	Демчук Максим	Системна шина HyperTransport 3	
14.	Каган Олександр	Особливості архітектури мікропроцесорів CISC.	
15.	Козицький Максим	Протокол передачі даних AHCI	
16.	Копачинський Владислав	Інтерфейс USB Type C	
17.	Нискогуз Владислав	Одноплатний компютер Intel Edison.	
18.	Пасік Олександр	Чіпсет Intel 300 Series	
19.	Робак Борис	Чіпсети для підтримки мікроархітектури ZEN (AMD)	
20.	Слупський Володимир	Інтерфейс NVMe Express для доступу до енергонезалежної пам'яті	
21.	Трохимчук Владислав	Мікроконтролери Intel Quark	
22.	Урядов Анатолій	Технологія Bluetooth.	
23.	Фурдик Данило	Сервери фірми Apple.	
24.	Янгієв Максим	Сервери фірми HP.	